

## Praktikum „Analoge Schaltungen der Informationsverarbeitung“ Teil 1 am Institut für Angewandte Physik

WS 2022 / 2023

<http://user.uni-frankfurt.de/~tiede/EP/>

**Dr. Rudolf Tiede**

Raum: 02.426

Telefon: 069/798-47405

E-Mail:

[Tiede@iap.uni-frankfurt.de](mailto:Tiede@iap.uni-frankfurt.de)

- Zeit: **Di, 8<sup>30</sup>-12<sup>00</sup> Uhr** (jeweils s.t.!)
- Ort: **Raum Phys 01.209, Max-von-Laue-Str. 1**

25.10.22; 1.11.22; 8.11.22;  
15.11.22; 22.11.22; 29.11.22;

- Es sind **6 Versuche** in **2'er Gruppen** durchzuführen.
- **Jeder Kursteilnehmer** gibt schriftliche Ausarbeitungen zu **3 Versuchen** ab.

6.12.22

- **Nachholtermin für versäumte Versuche.**

Versuch "1": Einführung in die Gerätebedienung,  
Messungen an Oszilloskop, Ampere- und Voltmeter

Versuch "2": Untersuchung passiver Netzwerke

Versuch "3": Diodenkennlinien und Diodenschaltungen

Versuch "4": Transistorkennlinien  
und einfache Verstärkerschaltungen

Versuch "5": Differenzverstärker

Versuch "6": Operationsverstärker

# Praktikum: Analoge Schaltungen der Informationsverarbeitung

## Informatikteil

Lars Hedrich

# Team

Nikola Jovin, [n.jovin@web.de](mailto:n.jovin@web.de)

Sascha Schmalhofer, [schmalhofer@em.cs.uni-frankfurt.de](mailto:schmalhofer@em.cs.uni-frankfurt.de), Raum 214, R.-M.-Str. 11-15

Lars Hedrich, [hedrich@em.cs.uni-frankfurt.de](mailto:hedrich@em.cs.uni-frankfurt.de) , Raum 204, R.-M.-Str. 11-15

Unterlagen, Ankündigungen Umdrucke unter

[www.em.cs.uni-frankfurt.de](http://www.em.cs.uni-frankfurt.de)

user: hwrstudent

pass: ksdsg

Zeit: 8:30- 12:00,

Ort: Raum 026, Robert-Mayer-Str. 11-15

Ein User pro Gruppe bei der RBI wäre gut.

# Termine und Versuche

13.12.22; 20.12.22; 17.1.23; 24.1.23; 31.1.23; 7.2.23	<ul style="list-style-type: none"><li>- Es sind 6 Versuche in 2'er Gruppen durchzuführen.</li><li>- Vortestat, kleine Protokoll (Beantwortung von Aufgabenstellungen)</li></ul>
14.2.23	Nachholtermin für versäumte Versuche.

Versuch "7": Analyse / Simulation von analogen Schaltungen

Versuch "8": SystemC / Modellierung

Versuch "9": Analoge Synthese

Versuch "10": AD / DA-Wandler

Versuch "11": Formale Verifikation

Versuch "12": Eingebettete Systeme / Roboter-Steuerung / Lego Mindstorms